

# Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/007496

International filing date: 20 April 2005 (20.04.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP  
Number: 2004-201066  
Filing date: 07 July 2004 (07.07.2004)

Date of receipt at the International Bureau: 02 June 2005 (02.06.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland  
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日  
Date of Application: 2 0 0 4 年 7 月 7 日

出 願 番 号  
Application Number: 特 願 2 0 0 4 - 2 0 1 0 6 6

パリ条約による外国への出願  
に用いる優先権の主張の基礎  
となる出願の国コードと出願  
番号

The country code and number  
of your priority application,  
to be used for filing abroad  
under the Paris Convention, is

J P 2 0 0 4 - 2 0 1 0 6 6

出 願 人  
Applicant(s): 株式会社村田製作所

2 0 0 5 年 5 月 2 0 日

特許庁長官  
Commissioner,  
Japan Patent Office

小 川



【書類名】	特許願
【整理番号】	20040167
【提出日】	平成16年 7月 7日
【あて先】	特許庁長官殿
【国際特許分類】	H02M 3/28
【発明者】	
【住所又は居所】	京都府長岡京市天神二丁目2 6 番 1 0 号 株式会社村田製作所内
【氏名】	西田 映雄
【発明者】	
【住所又は居所】	京都府長岡京市天神二丁目2 6 番 1 0 号 株式会社村田製作所内
【氏名】	北尾 文美
【発明者】	
【住所又は居所】	京都府長岡京市天神二丁目2 6 番 1 0 号 株式会社村田製作所内
【氏名】	竹村 博
【特許出願人】	
【識別番号】	000006231
【氏名又は名称】	株式会社村田製作所
【代理人】	
【識別番号】	100084548
【弁理士】	
【氏名又は名称】	小森 久夫
【選任した代理人】	
【識別番号】	100123940
【弁理士】	
【氏名又は名称】	村上 辰一
【手数料の表示】	
【予納台帳番号】	013550
【納付金額】	16,000円
【提出物件の目録】	
【物件名】	特許請求の範囲 1
【物件名】	明細書 1
【物件名】	図面 1
【物件名】	要約書 1
【包括委任状番号】	0408441

【書類名】 特許請求の範囲

【請求項 1】

1 次巻線 N 1、2 次巻線 N 2 および帰還巻線 N 3 を備えたトランス T と、1 次巻線 N 1 に直列に接続された第 1 のスイッチ素子 Q 1 と、該第 1 のスイッチ素子 Q 1 の制御端子と前記帰還巻線 N 3 との間に設けられた制御回路 4 と、前記 2 次巻線 N 2 に接続された整流回路 2 と、該整流回路 2 から出力される出力電圧を検出して前記制御回路 4 へ 1 系統でフィードバックする出力電圧制御回路 3 とを備えたスイッチング電源装置において、

前記制御回路 4 は、非軽負荷時に前記出力電圧制御回路 3 からの 1 系統のフィードバック信号に基づいてオン状態の前記第 1 のスイッチ素子 Q 1 をターンオフさせるオン期間制御回路 6 と、軽負荷時に前記フィードバック信号に基づいて前記第 1 のスイッチ素子 Q 1 のターンオンを遅延させて前記第 1 のスイッチ素子 Q 1 のオフ期間を制御するオフ期間制御回路 5 とを備えたことを特徴とするスイッチング電源装置。

【請求項 2】

前記オフ期間制御回路 5 と前記オン期間制御回路 6 とを接続するように設けられ、前記フィードバック信号に基づいてインピーダンスが変化するインピーダンス回路 8 を備え、該インピーダンス回路のインピーダンス変化によって軽負荷時の前記オフ期間制御回路 5 の制御と、非軽負荷時の前記オン期間制御回路 6 の制御を連続的に行うようにした請求項 1 に記載のスイッチング電源装置。

【請求項 3】

前記オフ期間制御回路 5 は、前記第 1 のスイッチ素子 Q 1 の制御端子と前記帰還巻線 N 3 との間に挿入された第 3 のスイッチ素子 Q 3 と、該第 3 のスイッチ素子 Q 3 の制御端子と接地との間に挿入された第 4 のスイッチ素子 Q 4 とを備え、前記オン期間制御回路 6 は、第 1 のスイッチ素子 Q 1 の制御端子と接地との間に挿入された第 2 のスイッチ素子 Q 2 と、該第 2 のスイッチ素子 Q 2 へ制御電圧を与えるコンデンサ C 3 を含む時定数回路とを備え、

前記インピーダンス回路 8 は、前記フィードバック信号による電流を前記コンデンサ C 3 へ供給する第 1 の経路 p 1 と、接地へバイパスする第 2 の経路 p 2 とを備えた請求項 1 または 2 に記載のスイッチング電源装置。

【請求項 4】

前記オン期間制御回路 6 の制御による前記オン期間に最小オン期間を設定した請求項 1 ～ 3 のいずれかに記載のスイッチング電源装置。

【請求項 5】

前記第 1 のスイッチ素子 Q 1 がオフ状態であるときに、前記第 2 のスイッチ素子 Q 2 の制御電圧を定める前記オン期間制御回路 6 内の前記コンデンサ C 3 の電圧を一定値に制限するクランプ回路を前記インピーダンス回路 8 に設けた請求項 4 に記載のスイッチング電源装置。

【請求項 6】

前記第 2 の経路は前記第 1 のスイッチ素子 Q 1 がオフ状態である場合にのみ、前記フィードバック信号による電流をバイパスする回路である請求項 3 に記載のスイッチ電源装置。

【請求項 7】

前記オフ期間制御回路 5 は、前記第 1 のスイッチ素子 Q 1 の制御端子に印加される電圧の上限を定めるリミット回路 9 を備えた請求項 1 ～ 6 のいずれかに記載のスイッチング電源装置。

【請求項 8】

請求項 1 ～ 7 のいずれかに記載のスイッチング電源装置を電源回路部に設けた電子装置。

【書類名】 明細書

【発明の名称】 スイッチング電源装置および電子装置

【技術分野】

【0001】

この発明はスイッチング電源装置およびそれを備えた電子装置に関するものである。

【背景技術】

【0002】

近年、例えばプリンタやファクシミリ等において、印刷動作を行っていない待機時に消費電力をなるべく削減することへの要求が高まっている。そのため、プリンタやファクシミリの電源回路部に用いられるスイッチング電源装置自体の待機時の消費電力の低減化が求められている。

【0003】

このような電子装置の電源回路部には、一般にRCC方式のスイッチング電源装置が用いられているが、このようなRCC方式のスイッチング電源装置においては、負荷が軽くなるほどスイッチング周波数が高くなり、それにともなってスイッチング損失が増加するという特性をもっていて、そのままでは待機時のような軽負荷時の消費電力の低減が望めなかった。

【0004】

そこで、RCC方式のスイッチング電源装置における軽負荷時の電力消費を低減するようにしたスイッチング電源装置として、例えば特許文献1が開示されている。このスイッチング電源装置は軽負荷時に第1のスイッチ素子の制御端子を一定時間強制的に接地させる回路を備えることによって、第1のスイッチ素子のターンオンを遅らせてスイッチング周波数が一定以上にならないようにしたものである。

【0005】

ところが、このような回路によってスイッチング周波数の上限を定めるようにしたスイッチング電源装置においては、軽負荷時にスイッチング周波数を低下させて電力消費を大幅に削減する効果が小さいという問題があった。

【0006】

そこでこの問題を解消したスイッチング電源装置が特許文献2に開示されている。この特許文献2のスイッチング電源装置は、第1のスイッチ素子のオン期間に最小オン期間を設定し、それ以上オン期間が短縮できないようにする回路を設けている。この場合、待機時にはオン期間が短縮できないため負荷への電力供給が過剰となって、出力電圧が上昇し始める。そこで、この出力電圧が若干上昇したことを検出してオフ期間を制御（延長）する回路を構成することによって、出力電圧の上昇を防止するとともにスイッチング周波数上昇の抑制を図っている。

【特許文献1】 特開平7-67335号公報

【特許文献2】 特開2004-80941公報

【発明の開示】

【発明が解決しようとする課題】

【0007】

ところが、特許文献2のスイッチング電源装置においては、出力電圧が上昇したことを検出して待機時を検知するものであるため、待機時の出力電圧と定格時の出力電圧の間に差が生じる。すなわち出力電圧の変動幅が大きくなるという問題があった。また、非軽負荷時におけるオン期間制御のためのフィードバック回路と軽負荷時におけるオフ期間制御のためのフィードバック回路の2系統が必要であったため、その系統の切替時にゲインが変化して負荷変動時の制御系統切替時に出力電圧が変動するという問題があった。

【0008】

そこで、この発明の目的は、出力電圧の上昇を検出する方式を採用せず、またフィードバック回路を1系統とすることによって上述の2つの問題点を解消し、出力電圧の変動を抑えたスイッチング電源装置およびそれを備えた電子装置を提供することにある。

【課題を解決するための手段】

【０００９】

上記目的を達成するために、この発明のスイッチング電源装置は、

(１) １次巻線 $N_1$ 、２次巻線 $N_2$ および帰還巻線 $N_3$ を備えたトランス $T$ と、１次巻線 $N_1$ に直列に接続された第１のスイッチ素子 $Q_1$ と、該第１のスイッチ素子 $Q_1$ の制御端子と前記帰還巻線 $N_3$ との間に設けられた制御回路４と、前記２次巻線 $N_2$ に接続された整流回路２と、該整流回路２から出力される出力電圧を検出して前記制御回路４へ１系統でフィードバックする出力電圧制御回路３とを備えたスイッチング電源装置において、

前記制御回路４は、非軽負荷時に前記出力電圧制御回路３からの１系統のフィードバック信号に基づいてオン状態の前記第１のスイッチ素子 $Q_1$ をターンオフさせるオン期間制御回路６と、軽負荷時に前記フィードバック信号に基づいて前記第１のスイッチ素子 $Q_1$ のターンオンを遅延させて前記第１のスイッチ素子 $Q_1$ のオフ期間を制御するオフ期間制御回路５とを備えたことを特徴としている。

【００１０】

(２) また、(１)において前記オフ期間制御回路５と前記オン期間制御回路６とを接続するように設けられ、前記フィードバック信号に基づいてインピーダンスが変化するインピーダンス回路８を備え、該インピーダンス回路のインピーダンス変化によって軽負荷時の前記オフ期間制御回路５の制御と、非軽負荷時の前記オン期間制御回路６の制御を連続的に行うようにしたことを特徴としている。

【００１１】

(３) また、(１)または(２)において、オフ期間制御回路５は、前記第１のスイッチ素子 $Q_1$ の制御端子と前記帰還巻線 $N_3$ との間に挿入された第３のスイッチ素子 $Q_3$ と、該第３のスイッチ素子 $Q_3$ の制御端子と接地との間に挿入された第４のスイッチ素子 $Q_4$ とを備え、前記オン期間制御回路６は、第１のスイッチ素子 $Q_1$ の制御端子と接地との間に挿入された第２のスイッチ素子 $Q_2$ と、該第２のスイッチ素子 $Q_2$ へ制御電圧を与えるコンデンサ $C_3$ を含む時定数回路とを備え、

前記インピーダンス回路８は、前記フィードバック信号による電流を前記コンデンサ $C_3$ へ供給する第１の経路 $p_1$ と、接地へバイパスする第２の経路 $p_2$ とを備えたことを特徴としている。

【００１２】

(４) また、(１)～(３)の何れかの構成において、オン期間制御回路６の制御によるオン期間に最小オン期間を設定して、すべての入出力条件においてオン期間を最小オン期間以上に保って間欠発振を防止したことを特徴としている。

【００１３】

(５) また、(４)において、第１のスイッチ素子 $Q_1$ がオフである時に、第２のスイッチ素子 $Q_2$ の制御電圧を定めるオン期間制御回路６内のコンデンサ $C_3$ の電圧を一定値に制限するクランプ回路を前記インピーダンス回路８に設けたことを特徴としている。

【００１４】

(６) また、(３)において、第２の経路を、第１のスイッチ素子 $Q_1$ がオフ状態である場合にのみ前記フィードバック信号による電流をバイパスする回路としたことを特徴としている。

【００１５】

(７) また、(１)～(６)において、オフ期間制御回路５が、第１のスイッチ素子 $Q_1$ の制御端子に印加される電圧の上限を制限するリミット回路９を備えたことを特徴としている。

【００１６】

(８) この発明の電子装置は、上記何れかの構成のスイッチング電源装置を電源回路部に設けたことを特徴としている。

【発明の効果】

【００１７】

(1) 軽負荷時に出力電圧制御回路3からのフィードバック信号に基づいてオン期間制御回路6が第1のスイッチ素子Q1をターンオフさせ、非軽負荷時に同じく出力電圧制御回路3からのフィードバック信号に基づいてオフ期間制御回路5が第1のスイッチ素子Q1のターンオンを遅延させてQ1のオフ期間を制御するので、1系統のフィードバック回路によって第1のスイッチ素子Q1のオン期間とオフ期間を制御することができる。そのため、負荷変動時の制御系統切替時に出力電圧が変動することがない。また、待機時の出力電圧上昇を検出する必要がないため、待機時の出力電圧と定格時の出力電圧との間に差が生じることがなく、出力電圧の変動幅が大きくなることもない。

【0018】

(2) 出力電圧制御回路3からのフィードバック信号に基づいて、オフ期間制御回路5と前記オン期間制御回路6との間を接続するインピーダンス回路のインピーダンスが変化することによって、軽負荷時のオフ期間制御回路5の制御と、非軽負荷時のオン期間制御回路6の制御とが連続的に行われ、オン期間制御とオフ期間制御の切替時のリップルの増大や出力電圧の変動が生じることがない。

【0019】

(3) 前記インピーダンス回路がフィードバック信号による電流をオン期間制御回路6のコンデンサC3へ流す第1の経路p1と、オン期間制御回路6を通らずに接地へバイパスする第2の経路p2を備えたことにより、接地へバイパスする電流の割合を変えることによって、軽負荷時のオン期間の設定が可能となり、このことによって負荷供給電力とスイッチング周波数との関係(周波数特性)の設定が可能となる。

【0020】

(4) 前記オン期間制御回路6の制御によるオン期間に最小オン期間を設定したことにより、すべての入出力条件においてオン期間を最小オン期間以上に保つことができ、無負荷時においても間欠発振を防止できる。

【0021】

(5) 第1のスイッチ素子Q1がオフ状態であるとき、クランプ回路が第2のスイッチ素子Q2の制御電圧を定めるコンデンサ電圧を一定に制限してオフ期間を制限無しに延長するので、無負荷時において出力電圧の上昇が防止できる。

【0022】

(6) 第1のスイッチ素子Q1がオフ状態のとき、前記バイパス回路が前記フィードバックによる電流をバイパスするようにして、コンデンサC3のオン期間における充電量とオフ期間における充電量をそれぞれ独立に変更できるようにしたので、負荷供給電力とスイッチング周波数との関係(周波数特性)の設定の自由度をさらに高めることができる。

(7) 前記リミット回路が第1のスイッチ素子Q1の制御端子に印加される電圧の上限を制限するので、広い入力電圧範囲にわたって使用可能となる。

【0023】

(8) この発明の電子装置によれば、負荷の状態に関わらず負荷への電源電圧変動が少ないので常に安定な動作が可能となる。

【発明を実施するための最良の形態】

【0024】

【第1の実施形態】

第1の実施形態に係るスイッチング電源装置について図1・図2を参照して説明する。

図1はスイッチング電源装置の回路図である。このスイッチング電源装置は、1次巻線N1、2次巻線N2および帰還巻線N3を備えたトランスTと、1次巻線N1に直列に接続した第1のスイッチ素子Q1と、Q1の制御端子と帰還巻線N3との間に設けた制御回路4と、2次巻線N2に接続した整流回路2と、整流回路2から出力される出力電圧を検出して制御回路4へフィードバックする出力電圧制御回路3とを備えている。第1のスイッチ素子Q1はMOSFETからなり、この第1のスイッチ素子Q1と1次巻線N1との直列回路に入力電源である直流電源Vccを印加する。

【0025】

整流回路 2 は、2 次巻線 N 2 に直列接続したダイオード D 1 とこのダイオード D 1 のカソードとグランドとの間に接続した平滑用コンデンサ C 1 とから構成している。この 2 次巻線 N 2、ダイオード D 1、およびコンデンサ C 1 からなる 2 次側の回路と、上記第 1 のスイッチ素子 Q 1 が直列に挿入されている 1 次側の回路とによって主回路を構成している。

#### 【0026】

出力電圧制御回路 3 は、出力端子 P o とグランド G o u t との間に抵抗 R 2、R 3 からなる分圧回路を備え、また抵抗 R 1 とフォトカプラ P C 1 の発光素子 P D 1 とシャントレギュレータ S R との直列回路を備えている。さらに抵抗 R 2、R 3 の接続点とシャントレギュレータ S R のカソード端子との間に、抵抗 R 1 5 とコンデンサ C 9 の直列回路からなる負帰還回路 7 を備えている。また抵抗 R 2、R 3 の接続点をシャントレギュレータ S R のリファレンス端子に接続している。

#### 【0027】

制御回路 4 は、オフ期間制御回路 5 とオン期間制御回路 6 を備えている。帰還巻線 N 3 の一端と Q 1 のゲートとの間には、オフ期間制御回路 5 の第 3 のスイッチ素子 Q 3 とコンデンサ C 2 を直列に挿入している。オフ期間制御回路 5 の抵抗 R 1 3 とコンデンサ C 1 0 による直列回路は時定数回路を構成している。第 3 のスイッチ素子 Q 3 のベースと入力電源側グランド G i n との間には抵抗 R 9 と第 4 のスイッチ素子 Q 4 の直列回路を接続している。この第 4 のスイッチ素子 Q 4 のベースとコンデンサ C 1 0 との間に抵抗 R 2 3、R 2 4 を挿入している。また Q 4 のベースと G i n との間に抵抗 R 2 2 とコンデンサ C 1 1 を設けている。Q 3 のベース－エミッタ間にはノイズによる誤動作防止用のコンデンサ C 6 を設けている。上記コンデンサ C 2 の第 1 のスイッチ素子 Q 1 側の端子と入力電源ラインとの間には起動用の抵抗 R 4 を接続している。

#### 【0028】

また、抵抗 R 2 3、R 2 4 の接続点と入力電源側グランド G i n との間にフォトカプラ P C 1 のフォトランジスタ P T 1 と抵抗 R 1 6 の直列回路を設けている。

#### 【0029】

オン期間制御回路 6 の Q 1 のゲート－入力電源側グランド G i n との間には第 2 のスイッチ素子 Q 2 を設けている。帰還巻線 N 3 の両端間には抵抗 R 6、R 7、コンデンサ C 3 からなる時定数回路を設けている。またコンデンサ C 3 の一方端と Q 2 のベースとを接続して、C 3 の電圧が Q 2 のベース－エミッタ間に印加されるように回路を構成している。

#### 【0030】

また、P T 1 と R 1 6 との接続点と Q 2 のベースとの間にダイオード D 4 を接続している。

なお、Q 1 のゲート－ソース (G i n) 間にはゲート保護用の抵抗 R 2 1 を接続している。

#### 【0031】

上記フォトランジスタ P T 1、抵抗 R 1 6、R 2 4、およびダイオード D 4 によってインピーダンス回路 8 を構成していて、P D 1 を介するフィードバック信号により P T 1 のインピーダンスが変化する。

図 1 に示したスイッチング電源装置の第 1 のポイントは、フォトランジスタ P T 1 の電流をダイオード D 4 を介してコンデンサ C 3 へ流す (充電する) とともに、抵抗 R 1 6 を介して入力電源側グランド G i n へも流す (バイパスする) ように回路を構成したことである。

#### 【0032】

第 2 のポイントは、上記インピーダンス回路 8 と、抵抗 R 2 2、R 2 3、コンデンサ C 1 1 からなる時定数回路とによって Q 4 のオンタイミングを制御するように回路を構成した点である。

#### 【0033】

図 1 に示したスイッチング電源装置の動作は次のとおりである。

### 【0034】

#### [1.1] 《軽負荷時》

軽負荷時は、以降に述べるようにQ1のオフ期間を制御して出力電圧を定電圧化する。

### 【0035】

#### [1.1.1] (Q1 オフ期間)

##### 〈主回路の動作〉

Q1のオフ期間では、まずトランスTの励磁エネルギー（Q1のオン期間に蓄積されたエネルギー）が2次側に出力される。通常のRCCでは励磁電流（ここでは2次巻線N2を流れる電流）が0となると、帰還巻線N3に共振電圧が発生し、Q1はターンオンしてオン期間へ移行する。しかし、この図1に示す回路では、Q3がオンしない限りQ1はターンオンできない。従って軽負荷時にはQ3のターンオンがQ1のオフ期間の終了条件となり、Q3のターンオンにより、C2に蓄積されていた電荷によってQ1がターンオンしてQ1オン期間へ移行する。

### 【0036】

##### 〈制御回路の動作〉

フォトトランジスタPT1のインピーダンスによってQ4がターンオンするまでの時間が決定される。すなわち、軽負荷時にはフォトカプラPC1の発光ダイオードPD1の電流が大きくなるため、PT1のインピーダンスが低くなり、PT1のコレクタ端子電圧が低くなる。ここで、Q4のベース-エミッタ間電圧（コンデンサC11の電圧）は、R22, R23, C11からなる時定数回路によって決定されるため、PT1のコレクタ端子電圧によってQ4がターンオンするまでの時間が決定される。したがって軽負荷でPT1のコレクタ電圧が低いほどQ1のオフ期間は長くなる。これは電流不連続モードの動作である。

### 【0037】

#### [1.1.2] (Q1 オン期間)

##### 〈主回路の動作〉

Q1がターンオンすると、Vcc→トランスTの1次巻線N1→Q1→Ginの経路で電流が流れ、トランスTにエネルギーが蓄積される。Q2がターンオンすればQ1はターンオフしてQ1オフ期間へ移行する。

### 【0038】

##### 〈制御回路の動作〉

Q1のオン期間中は帰還巻線N3に発生した電圧によりコンデンサC3が充電される。この時、帰還巻線N3の電圧により、R6, R7, C3からなる時定数回路に電流が流れ、C3の充電電圧が上昇する。また、コンデンサC10の電圧により、PT1とD4を介する第1の経路p1でC3, R7の並列回路に電流が流れ、C3の充電電圧が上昇する。

### 【0039】

C3の電圧がQ2のオン電圧Vbe(on)に達すると、Q2はターンオンし、Q1のオフ期間へ移行する。

### 【0040】

ところで、軽負荷時には、Q1がターンオンした時点でのC3の電圧は比較的高い。これは、PT1のインピーダンスが低く、Q1のオフ期間中、C3への充電量が大きいためである。そのため、短いQ1のオン期間でC3の電圧はQ2のVbe(on)に達し、Q2のターンオンによりQ1はターンオフする。

### 【0041】

#### [1.2] 《重負荷時》

重負荷時すなわち非軽負荷時は、以降に述べるように通常のRCCと同様にQ1のオン期間を制御することによって出力電圧を定電圧化する。

### 【0042】

#### [1.2.1] (Q1 オフ期間)

#### 〈主回路の動作〉

Q 1 のオフ期間では、トランス T の励磁エネルギーが 2 次側に出力される。トランス T の励磁電流が 0 になると、帰還巻線 N 3 に共振電圧が発生する。この時、Q 3 はオンしているため、共振電圧により Q 1 はターンオンし、Q 1 オン期間へ移行する。

#### 【0043】

#### 〈制御回路の動作〉

重負荷時には、フォトカプラ PC 1 の PD 1 の電流が小さくなるため、PT 1 のインピーダンスが高く、PT 1 のコレクタ電圧は高くなる。これによりコンデンサ C 1 1 の充電時間が短くなり、Q 4 のターンオンタイミングが早まる。そこで、重負荷時にはトランス T の励磁電流が 0 となるタイミングではすでに Q 4 がオンするように時定数を設定している。そのため Q 3 はオンしていて、Q 1 は帰還巻線 N 3 に共振電圧が発生することによって直ちにターンオンする。これは、通常の R C C と同様の電流臨界モードの動作である。

#### 【0044】

また、PT 1 のインピーダンスが高いため、コンデンサ C 1 0 から PT 1 → D 4 → (C 3 + R 7) の経路で流れる電流は少なく、コンデンサ C 3 への充電量は少ない。しかも帰還巻線 N 3 の電圧により C 3 は負方向に充電されるため、C 3 の電位が負電位となった状態で Q 1 オン期間へ移行する。

#### 【0045】

#### [1.2.2] (Q 1 オン期間)

#### 〈主回路の動作〉

Q 1 がターンオンすると、V c c → N 1 → Q 1 → G i n の経路で電流が流れ、トランス T にエネルギーが蓄積される。Q 2 がターンオンすれば Q 1 はターンオフする。すなわち Q 1 オフ期間へ移行する。

#### 【0046】

#### 〈制御回路の動作〉

Q 1 オン期間中は、帰還巻線 N 3 に発生する電圧によって、R 6 を介して C 3 と R 7 の並列回路に電流が流れる。また、C 1 0 の電圧により PT 1 → D 4 → (C 3 + R 7) の経路で電流が流れ、C 3 が充電される。最初 C 3 の電位は負電位であるが、充電により Q 2 のオン電圧 V b e ( o n ) に達すると、Q 1 はターンオフして Q 1 オフ期間へ移行する。すなわち PT 1 のインピーダンスによって Q 1 のオン時間が変化し、定電圧制御が行われる。

#### 【0047】

さて、図 2 は軽負荷時と重負荷時について、図 1 各部の電圧波形を示している。ここで (A) は軽負荷時、(B) は重負荷時の場合である。また、図中の V ( C 1 1 ) はコンデンサ C 1 1 の電圧、V ( C 3 ) はコンデンサ C 3 の電圧であり、Q 4 V b e ( O n ) はスイッチ素子 Q 4 がオンするに要するベース-エミッタ間のしきい値電圧、Q 2 V b e ( O n ) はスイッチ素子 Q 2 がオンするに要するベース-エミッタ間のしきい値電圧である。

#### 【0048】

軽負荷時には (A) に示すように、t o のタイミングで V ( C 3 ) が Q 2 V b e ( O n ) に達すると Q 2 がオンし、それにともなって Q 1 がターンオフする。この Q 1 のオフにより帰還巻線 N 3 に逆電圧 (フライバック電圧) が発生し、Q 2 のコレクタ電位も負電位となる。そのため Q 2 のベース-コレクタ間が逆通電して、C 3 は急速に放電される。

#### 【0049】

その後、t o ~ t 1 の期間で、帰還巻線 N 3 に発生する逆電圧によって、C 3 → R 6 → N 3 の経路で C 3 が逆充電される。また、C 1 1 は C 1 1 → Q 4 のベース・コレクタ間 → R 9 → C 6 → N 3 の経路で放電 (逆充電) される。一方、C 1 0 → R 2 4 → R 2 3 → C 1 1 の経路でも C 1 1 は充電されているが、軽負荷時は PT 1 のインピーダンスが低いため、その影響は小さい。

#### 【0050】

t 1 のタイミングで N 3 の逆電圧がなくなり、トランス T の励磁電流が 0 になると、C

1 1の充放電に関しては、「C 1 0→R 2 4→R 2 3→C 1 1の経路」でC 1 1が充電されるのみとなる。このとき、R 2 4→P T 1→R 1 6の経路でも電流が流れるため、C 1 1の充電時定数はP T 1のインピーダンスによって変化する。すなわち、負荷の大きさによって、t 1～t 2の図中Aで示すV (C 1 1)の上昇傾きが変化する。

#### 【0 0 5 1】

例えば、負荷が小さくなるほどP T 1のインピーダンスが小さくなるので、コンデンサC 1 1への充電時定数が大きくなって、上記傾きAが小さくなる。逆に、負荷が大きくなるほどP T 1のインピーダンスが大きくなるので、コンデンサC 1 1への充電時定数が小さくなって、上記傾きAが大きくなる。このことによりQ 4のオンタイミングが変化してQ 3のオンタイミングすなわちQ 1のオンタイミングが変化する。その結果、Q 1のオフ期間が制御されて定電圧が出力されることになる。このとき、C 3はC 1 0→R 2 4→P T 1→D 4→C 3の経路で充電され、V (C 3)は上昇する。

#### 【0 0 5 2】

そして、t 2でQ 1がターンオンすることにより、N 3→R 6→C 3の経路でC 3が充電され、図に表れているように、t 2～t oの期間でV (C 3)はt 1～t 2までと比較して急に上昇する。t oでV (C 3)がQ 2 V b e (O n)に達したときQ 2がオンし、Q 1がターンオフする。

#### 【0 0 5 3】

重負荷時には(B)に示すように、t oのタイミングでV (C 3)がQ 2 V b e (O n)に達するとQ 2がオンし、それにともなってQ 1がターンオフする。このときQ 1のオフにより帰還巻線N 3に逆電圧(フライバック電圧)が発生し、Q 2のコレクタ電位も負電位となる。そのためQ 2のベース-コレクタ間が逆通電して、C 3は急速に放電される。

#### 【0 0 5 4】

その後、t o～t 1の期間で、帰還巻線N 3の発生する逆電圧によって、C 3→R 6→N 3の経路でC 3が逆充電される。また、C 1 0→R 2 4→P T 1→D 4→C 3の経路で正方向に充電される経路も存在するので、C 3の逆充電時定数はP T 1のインピーダンスによって左右される。また、重負荷時はP T 1のインピーダンスが比較的高くなるため、P T 1のコレクタ電圧が高くなる。従って、t 0～t 1の期間ではC 1 1は殆ど放電されず、すぐに充電され、t 1の時点では既にQ 4はオンしている。したがってQ 3もオンしている。

#### 【0 0 5 5】

このようにt 1のタイミングでQ 4は既にオンしているため、その後、Q 1は帰還巻線N 3の共振電圧に基づいてターンオンする。

#### 【0 0 5 6】

その後、N 3→R 6→C 3の経路でC 3が正方向に充電される。その後、t oのタイミングでV (C 3)の電圧がQ 2 V b e (O n)に達すると、Q 2がオンしてQ 1はターンオフする。

#### 【0 0 5 7】

したがって、重負荷時には図2の(B)に示すようにコンデンサC 3の電圧V (C 3)の図中Bで示す傾きが負荷により変化することによってQ 1のオン期間(t 1～t o)が変化する。例えば負荷が小さくなるほどP T 1のインピーダンスが小さくなるので、第1の経路p 1を介してのコンデンサC 3への正方向への充電時定数が小さくなり、Bの傾きが緩やかになって、Q 1ターンオン時点でのV (C 3)がP o 2で示すように高くなる。その結果、V (C 3)がQ 2 V b e (O n)に達するのが早く、Q 1のオン期間が短くなる。逆に、負荷が大きくなるほどP T 1のインピーダンスが大きくなるので、第1の経路p 1を介してのコンデンサC 3への正方向への充電時定数が大きくなり、Bの傾きが急になって、Q 1ターンオン時点でのV (C 3)がP o 1で示すように低くなる。その結果、V (C 3)がQ 2 V b e (O n)に達するのが遅くなり、Q 1のオン期間が長くなる。

#### 【0 0 5 8】

このようにして、負荷の大きさに応じてQ 1のオン期間が制御されて、定電圧が出力されることになる。

#### 【0059】

なお、出力電圧制御回路3に負帰還回路7を設けたため、フォトカプラPC 1のPD 1に流れる電流が急激に減少することがなく、フォトトランジスタPT 1は常に能動領域で動作する。そのため出力端子P oの電圧変化（出力リップル）に依存してPD 1がオンオフすることがなく、スイッチング周波数は、オフ期間制御回路5とオン期間制御回路6の回路中のCRの定数によって決定される。

#### 【0060】

上述のように出力電圧の上昇によって軽負荷時（待機時）と重負荷時（定格時）の動作モードを切り替えるのではないため、待機時の出力電圧と定格時の出力電圧との間に差が生じることがない。また、フィードバック回路が1系統であるため、オン期間制御回路6とオフ期間制御回路5へのフィードバックを2系統設けた場合に、その切替時にゲインが変化することによって出力電圧が変動するといった不具合が生じることもない。

#### 【0061】

### 【第2の実施形態】

次に、第2の実施形態に係るスイッチング電源装置について図3・図4を参照して説明する。

図3はそのスイッチング電源装置の回路図である。図1に示した第1の実施形態に係るスイッチング電源装置と異なり、抵抗R 16に対して直列にダイオードD 3を挿入している。その他の構成は図1に示した場合と同じである。

第1の実施形態では、Q 1オフ期間中にC 10→R 24→PT 1→D 4→C 3の経路でコンデンサC 3が正方向に充電されるが、無負荷時にはPT 1のインピーダンスが最小となって、C 3の電位が速やかに上昇するため、回路定数の設定によってはQ 3がターンオンするよりも先にQ 2がターンオンしてしまい、その後にQ 3がオンしても、Q 1のゲートに電圧がかからず、Q 1がターンオンできない状況が生じる可能性がある。そうなれば間欠発振状態となってしまう。このような間欠発振状態では発振周期が長くなるため、負荷急変時の追従性が悪化する。

#### 【0062】

この第2の実施形態では、後述するように抵抗R 16に対して直列にダイオードD 3を挿入したことにより、Q 1のオフ期間中のコンデンサC 3の電圧を一定値にクランプでき、且つ、この値をQ 2がターンオンできないように低く設定することによって、Q 1オフ期間中にQ 2がターンオンすることがなく、間欠発振が防止できる。

#### 【0063】

図3に示したスイッチング電源装置の動作（特に図1に示したスイッチング電源装置と異なる動作）は次のとおりである。

#### 〔2.1〕《軽負荷時》

軽負荷時にはQ 1のオン期間が一定であり、Q 1のオフ期間を制御することによって出力電圧を定電圧化する。

#### 【0064】

##### 〔2.1.1〕〔Q 1オフ期間〕

##### 〈主回路の動作〉

第1の実施形態の場合と同様である。すなわち、軽負荷時にはQ 3のターンオンがQ 1のオフ期間の終了条件となり、Q 3のターンオンによりQ 1オン期間へ移行する。

#### 【0065】

##### 〈制御回路の動作〉

PT 1を流れる電流は、R 16、D 3を流れる経路p 2と、D 4を介してC 3を充電する経路p 1とに分けられる。このD 4を介する経路p 1によってコンデンサC 3は充電されるが、その電圧V（C 3）は、D 3、D 4、R 16により一定電圧にクランプされる。

ここで、ダイオード D 3 の順方向降下電圧を  $V_{F(D3)}$ 、抵抗 R 1 6 の降下電圧を  $V_{R16}$ 、ダイオード D 4 の順方向降下電圧を  $V_{F(D4)}$  とすれば、

P T 1 のエミッタ端子電圧は  $V_{F(D3)} + V_{R16}$  にクランプされるので、C 3 のクランプ電圧  $V(C3)_{CL}$  は、

$$V(C3)_{CL} = V_{F(D3)} + V_{R16} - V_{F(D4)}$$

で表せる。

【0066】

[2.1.2] (Q 1 オン期間)

〈主回路の動作〉

第 1 の実施形態の場合と同様に  $V_{cc} \rightarrow N1 \rightarrow Q1 \rightarrow G_{in}$  の経路で電流が流れ、トランス T にエネルギーが蓄積される。Q 2 がターンオンすれば Q 1 はターンオフして Q 1 オフ期間へ移行する。

【0067】

〈制御回路の動作〉

軽負荷時にはオン期間が一定となる。

【0068】

すなわち、Q 1 がターンオンした時点での Q 2 のベース電圧 (C 3 の電圧  $V(C3)$ ) は、上記クランプ電圧

$V(C3) = V_{F(D3)} + V_{R16} - V_{F(D4)}$  に定まり、その後、帰還巻線 N 3 に発生した電圧により C 3 が充電される。この時の時定数は、P T 1 等のインピーダンスとは無関係に R 6, R 7, C 3 の回路により定まる。このようにコンデンサ C 3 の充電電荷の初期値と R 6, R 7, C 3 による時定数回路の時定数が一定であることから、オン期間は一定となる。そして、C 3 の電圧が Q 2 のオン電圧  $V_{be(On)}$  に達すると、Q 2 はターンオンし、Q 1 オフ期間へ移行する。

【0069】

[2.2] 《重負荷時》

重負荷時は第 1 の実施形態の場合と同様の動作を行う。

図 4 は軽負荷時と重負荷時について図 1 各部の電圧波形を示している。(A) は軽負荷時、(B) は重負荷時の場合である。軽負荷時には (A) のようにコンデンサ C 3 の電圧  $V(C3)$  が Q 1 オフ期間に、D 3, D 4, R 1 6 により一定電圧にクランプされるので、点 A 1 で示すように、コンデンサ C 3 の充電電荷の初期値が一定である。また、R 6, R 7, C 3 による時定数回路の時定数が一定であるので、Q 1 オン期間は一定となる。

【0070】

このようにコンデンサ C 3 の電圧を一定値にクランプしたことにより、たとえ無負荷となっても Q 1 オフ期間中に  $V(C3)$  が  $Q2 V_{be(On)}$  に達することがなく、Q 2 がターンオンしないので、Q 1 の最小オン時間が定められ、間欠発振が防止できる。

【0071】

【第 3 の実施形態】

次に、第 3 の実施形態に係るスイッチング電源装置について図 5 を参照して説明する。

図 5 はスイッチング電源装置の回路図である。このスイッチング電源装置は図 3 に示した回路に対してスイッチ素子 Q 5, 抵抗 R 1 7, R 1 8, R 1 9, R 2 0, D 5 を追加したものである。この新たに追加した回路は次のように動作する。

【0072】

(a) D 5, R 1 7 ~ R 2 0 は Q 4 のオン・オフを検出して Q 5 のオン・オフを制御する。すなわち Q 4 のオンにより  $R20 \rightarrow R19 \rightarrow D5 \rightarrow Q4$  の経路で電流が流れ、R 2 0 と R 1 9 の接続点の電位が低下し Q 5 のベース電位が低下することによって Q 5 がオフする。逆に、Q 4 のオフにより Q 5 のベース電位が上昇することによって Q 5 がオンする。

【0073】

(b) D 3, D 4, R 1 6, Q 5 は Q 1 オフ時 (Q 4 オフ時) に、Q 5 のオンにより P

T 1 の電流を D 3 , R 1 6 を介して G i n にバイパスする。一方、Q 1 オン時 ( Q 4 オン時 ) に、Q 5 のオフにより、P T 1 の電流は D 4 を介して C 3 を充電する。

#### 【 0 0 7 4 】

その他の回路による動作は第 1 ・第 2 の実施形態の場合と同様である。

このように、Q 1 オン期間における C 3 の充電量を、R 1 6 の経路によらずに独立に変更できるため、設定の自由度を高めることができる。

#### 【 0 0 7 5 】

例えば、第 1 ・第 2 の実施形態で示した図 1 ・図 3 の回路において R 1 6 を低抵抗とすると、P T 1 を流れる電流の大部分が D 3 , R 1 6 の経路を流れるため、Q 1 オン期間の C 3 電圧の上昇速度が緩やかになる。この場合、軽負荷時や無負荷時においてオン期間が長すぎるために間欠発振となる場合が生じる。最悪ケースでは、出力電圧の上昇が発生する。第 2 の実施形態では第 1 の実施形態に比べてこの問題は改善されているが、仕様によっては発生する。これらに対して、この第 3 の実施形態では Q 1 オン期間に Q 5 により D 3 , R 1 6 の経路が遮断されるため、上述の問題は生じない。

#### 【 0 0 7 6 】

### 【第 4 の実施形態】

次に、第 4 の実施形態に係るスイッチング電源装置について図 6 を参照して説明する。

図 6 はスイッチング電源装置の回路図である。第 2 の実施形態として図 3 に示したスイッチング電源装置と異なるのは、図 3 に示した Q 3 , C 6 , R 9 による回路部分に代えて、抵抗 R 2 5 , R 2 6 , R 2 7 , スイッチ素子 Q 8 , Q 9 , ツェナーダイオード D 8 からなる電圧レギュレータ回路を設けた点である。

#### 【 0 0 7 7 】

ここで、スイッチ素子 Q 8 とツェナーダイオード D 8 は電圧レギュレータ回路を構成していて、Q 9 , R 2 5 , R 2 6 は電圧信号を反転させるインバート回路を構成している。

#### 【 0 0 7 8 】

このスイッチング電源装置の場合、第 2 の実施形態として図 3 に示したスイッチング電源装置に比べてさらに次のような作用効果を奏する。

#### 【 0 0 7 9 】

ツェナーダイオード D 8 は、スイッチ素子 Q 8 とともに定電圧レギュレータ ( リミット回路 ) を構成していて、Q 1 のゲート電圧 ( 制御電圧 ) が所定範囲を超えないように制限する。すなわち、Q 1 のゲート電圧は最大でも、

$V_{gs}(Q1) = V_z(D8) - V_{be}(Q8)$   
に制限される。

#### 【 0 0 8 0 】

ここで、 $V_{gs}(Q1)$  は Q 1 のゲートーソース間電圧、 $V_z(D8)$  はツェナダイオード D 8 のツェナー電圧、 $V_{be}(Q8)$  はスイッチ素子 Q 8 のベースーエミッタ間順方向電圧である。

#### 【 0 0 8 1 】

そのため、ワールドワイド入力のような広い入力電圧範囲にわたって、第 1 のスイッチ素子 Q 1 の制御電圧が所定電圧を超えるのを防止でき、Q 1 を破壊から防止できる。

#### 【 0 0 8 2 】

### 【第 5 の実施形態】

次に、第 5 の実施形態に係る電子装置について図 7 を参照して説明する。図 7 はプリンタの構成を示すブロック図である。ここで、整流回路 1 0 は商用交流電源 A C の電源電圧を入力し、整流してスイッチング電源装置 1 へ出力する。このスイッチング電源装置 1 は第 1 ～第 4 のいずれかの実施形態で示したスイッチング電源装置である。プリンタ制御回路 1 1 はスイッチング電源装置 1 から出力される直流電源電圧を電源として動作する。プリンタ制御回路 1 1 は通信部 1 2 により通信路を介してホスト装置との間でデータの通信

を行い、操作部 1 3 の操作を読み取り、駆動部 1 4 を駆動する。

【 0 0 8 3 】

駆動部 1 4 は、印刷時には電力を消費するが、印刷動作をしない待機時には殆ど電力を消費しない。そして、本発明のスイッチング電源装置 1 を用いているために、待機時の電力損失を低減し、効率の向上を図ることができる。

【 0 0 8 4 】

この発明の電子装置はプリンタに限られるものではなく、ノートパソコンや携帯情報機器など、電圧の安定な直流電源の必要なあらゆる電子装置に適用可能である。

【図面の簡単な説明】

【 0 0 8 5 】

【図 1】 第 1 の実施形態に係るスイッチング電源装置の回路図

【図 2】 同スイッチング電源装置の各部の電圧波形図

【図 3】 第 2 の実施形態に係るスイッチング電源装置の回路図

【図 4】 同スイッチング電源装置の各部の電圧波形図

【図 5】 第 3 の実施形態に係るスイッチング電源装置の回路図

【図 6】 第 4 の実施形態に係るスイッチング電源装置の回路図

【図 7】 第 5 の実施形態に係るプリンタの構成を示すブロック図

【符号の説明】

【 0 0 8 6 】

1－スイッチング電源装置

2－整流回路

3－出力電圧制御回路

4－制御回路

5－オフ期間制御回路

6－オン期間制御回路

7－負帰還回路

8－インピーダンス回路

9－リミット回路

p 1－第 1 の経路

p 2－第 2 の経路

T－トランス

N 1－1 次巻線

N 2－2 次巻線

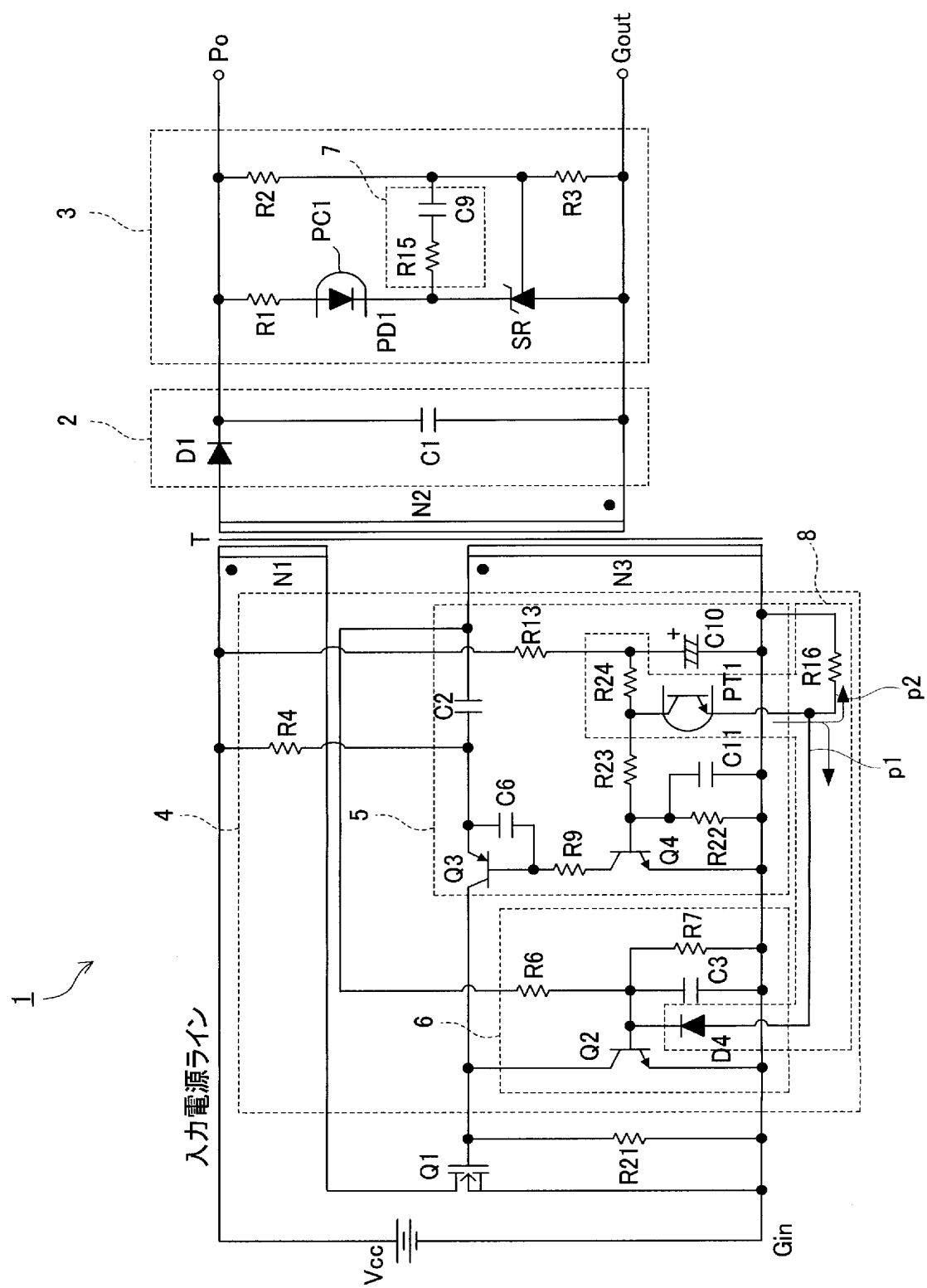
N 3－帰還巻線

V c c－直流電源

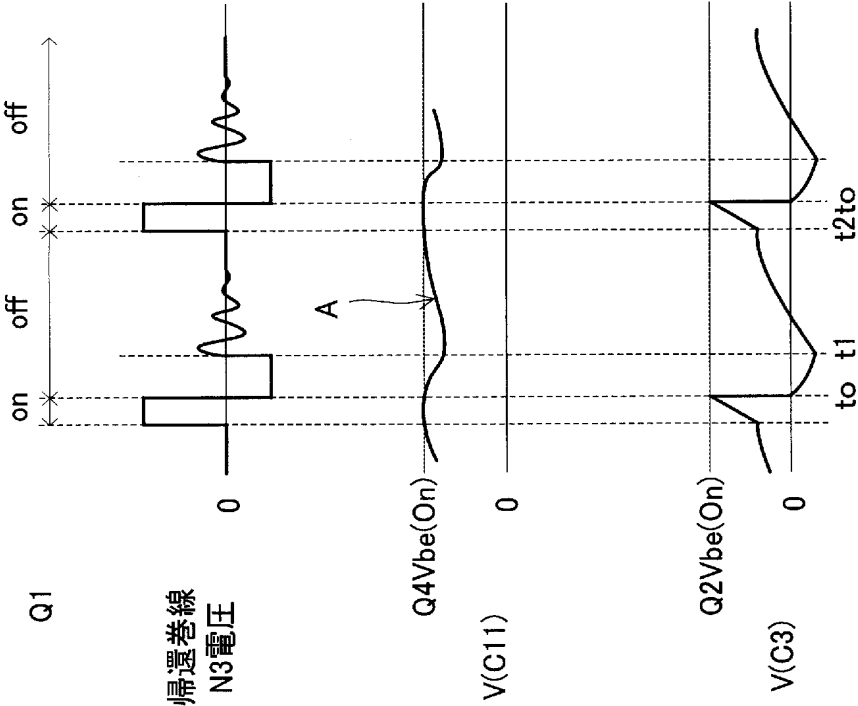
Q 1－第 1 のスイッチ素子

G i n－入力電源側 グランド

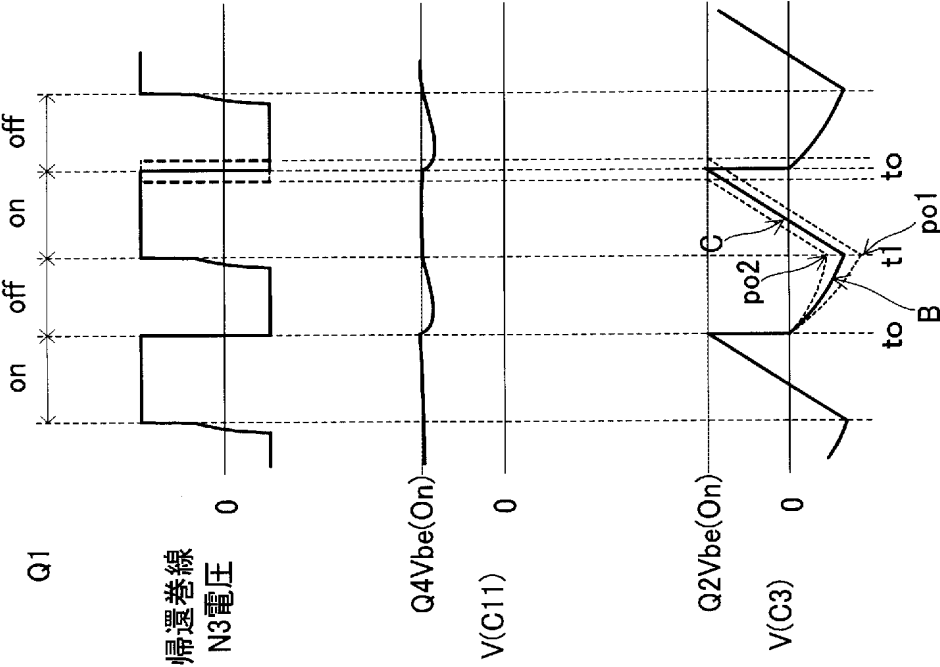
S R－シャントレギュレータ

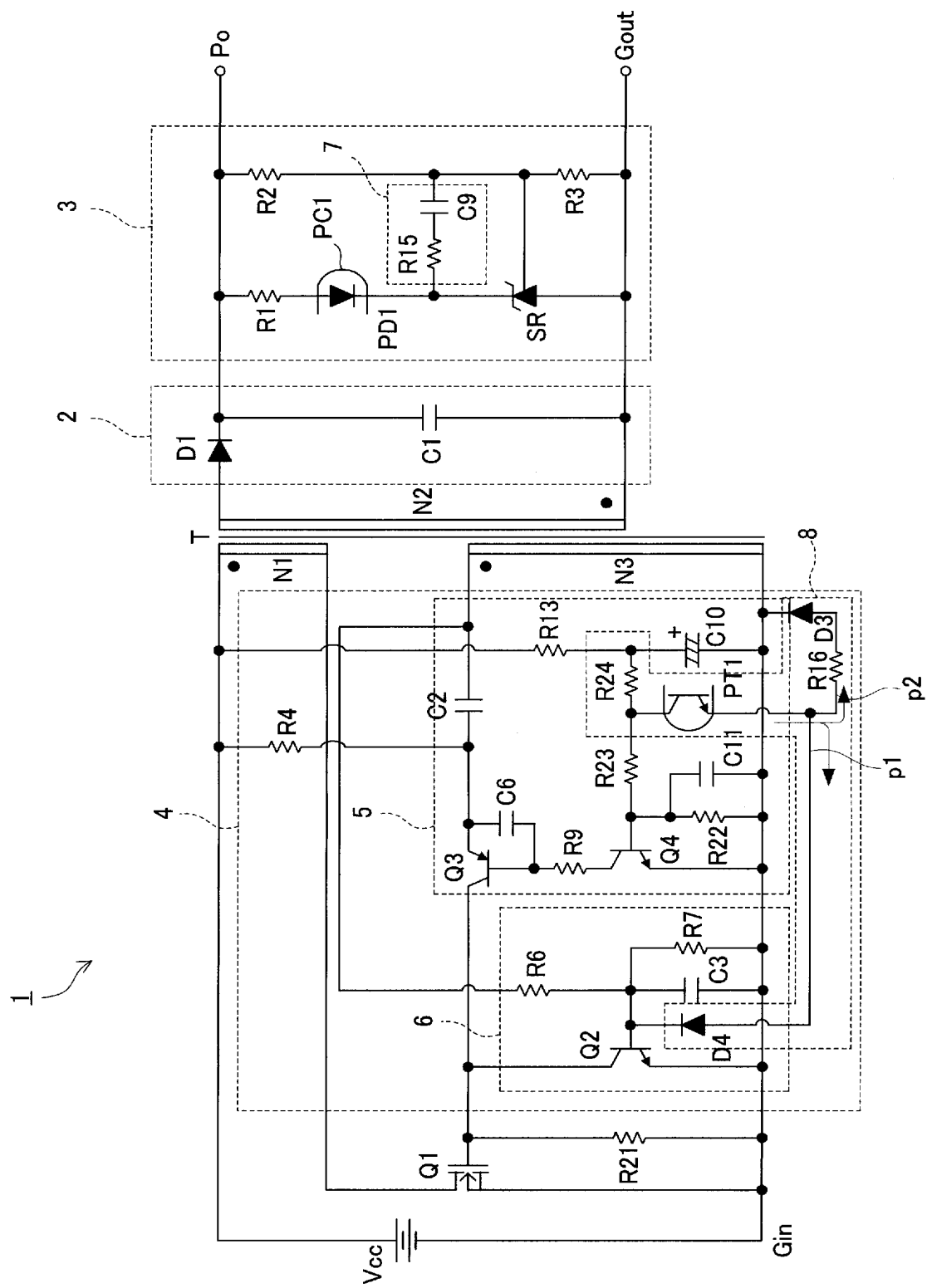


( A )

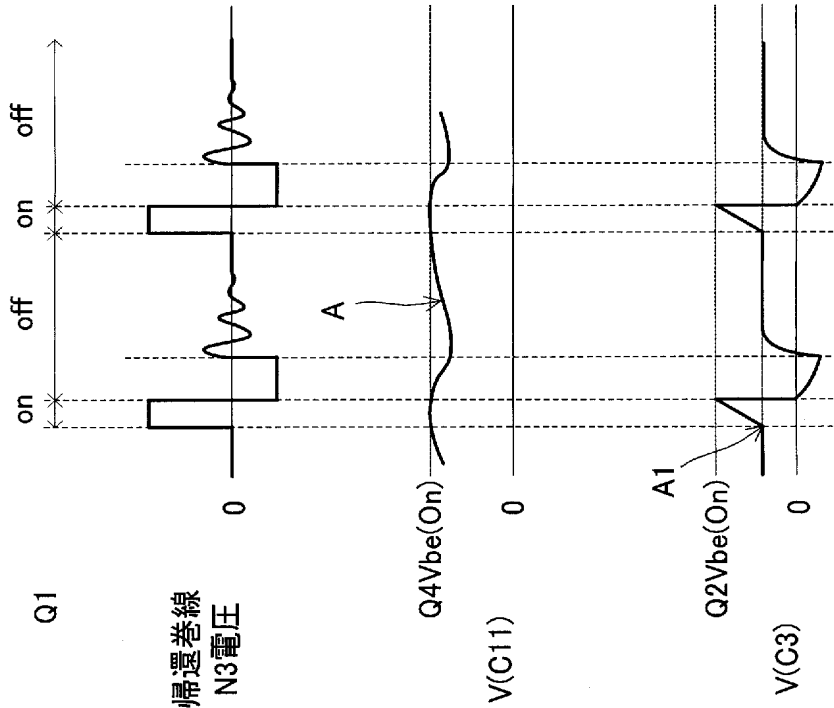


( B )

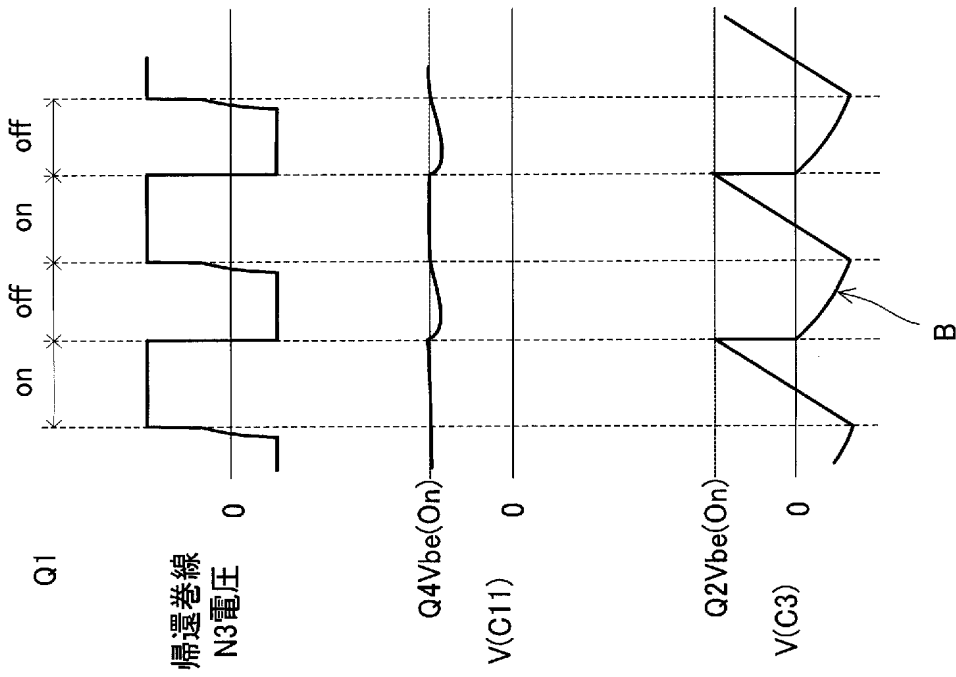


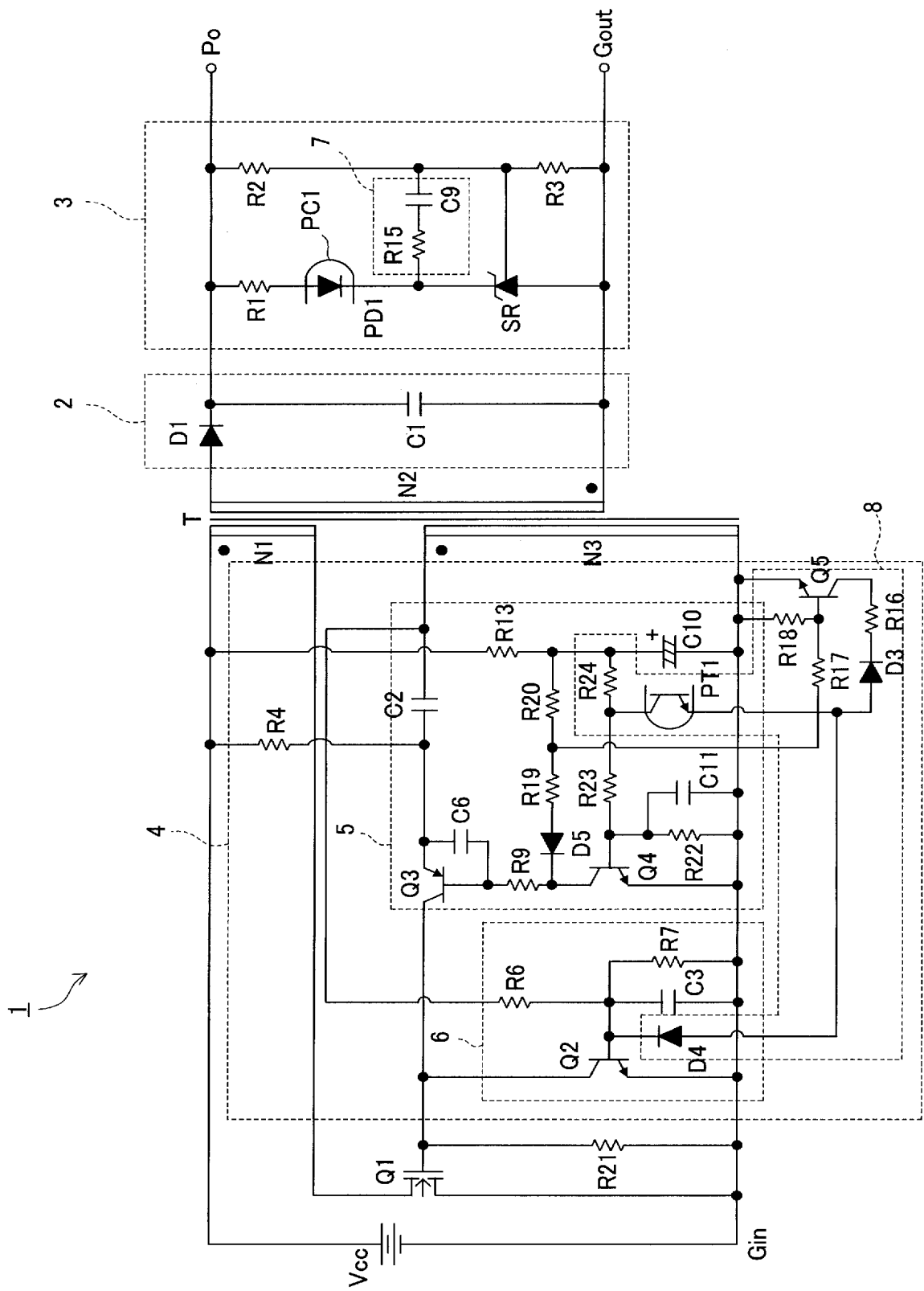


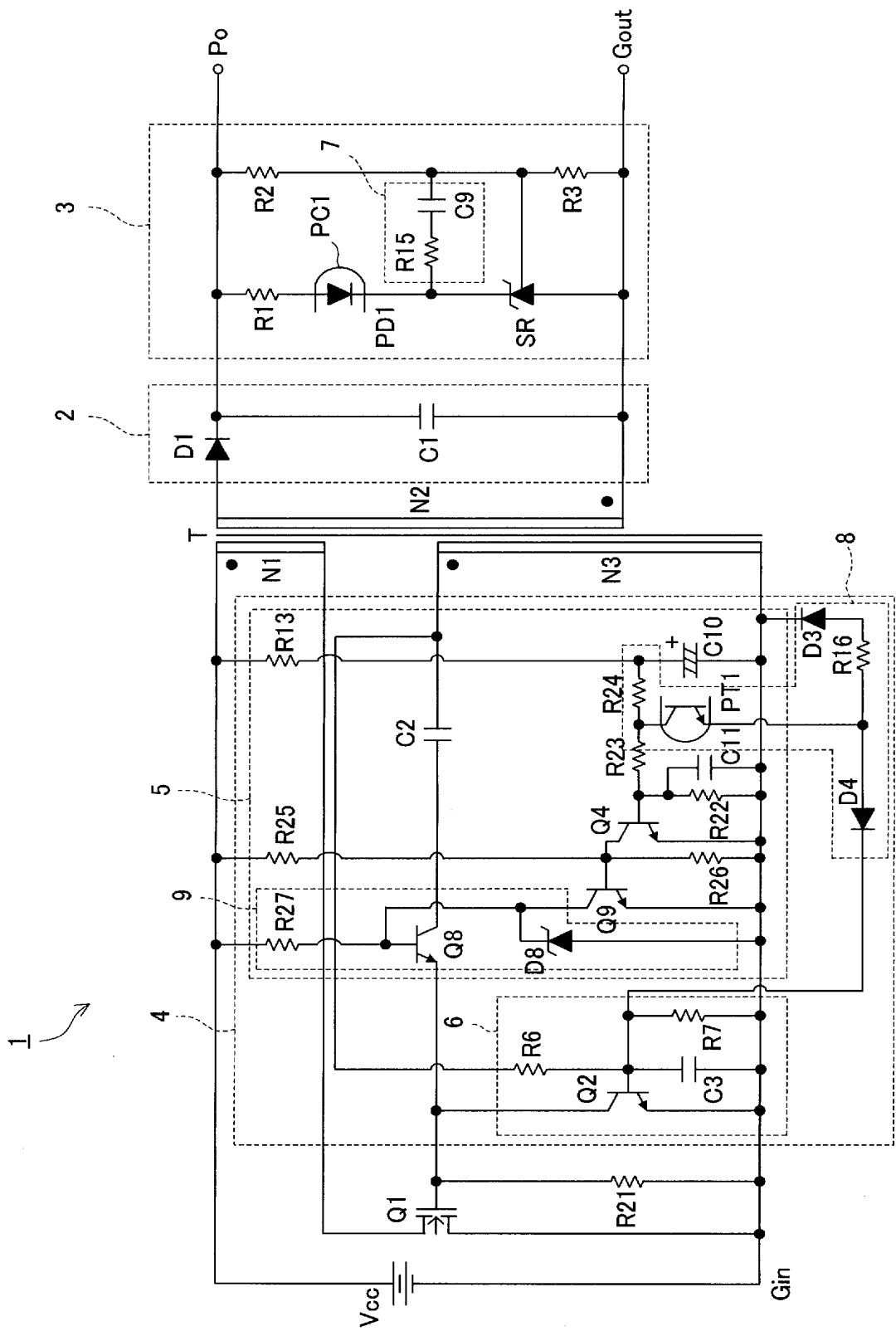
( A )



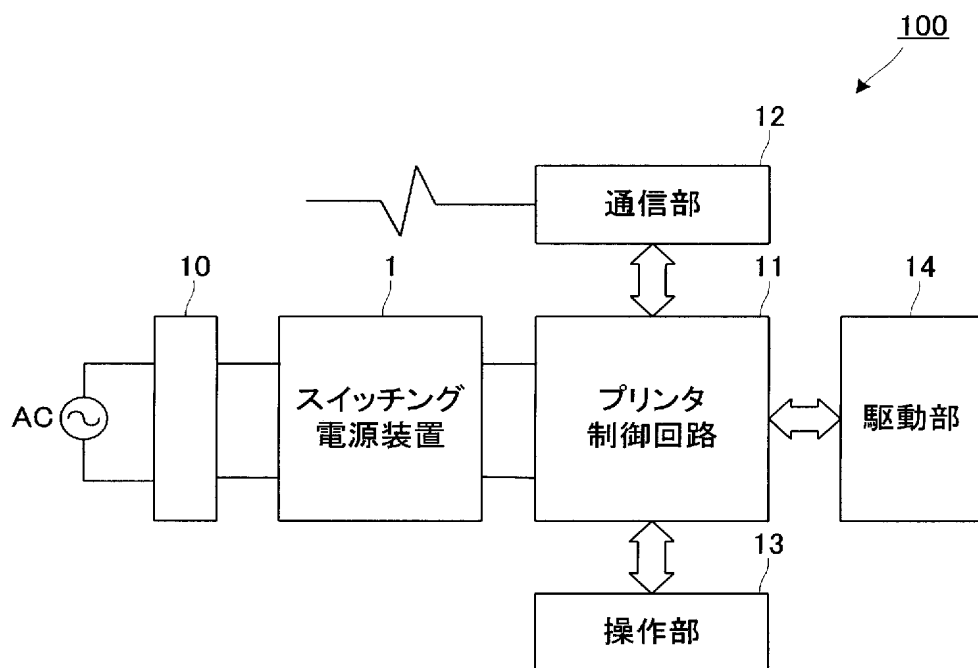
( B )







【図 7】



【書類名】 要約書

【要約】

【課題】 軽負荷時と重負荷時とで被制御対象を変えることによって、動作状態（損失）を改善するスイッチング電源装置において、同一のフィードバック系で制御を行うことによって出力電圧の変動を回避し、また制御の安定性を保ったスイッチング電源装置およびそれを備えた電子装置を提供する。

【解決手段】 トランスTの1次巻線N1に直列に第1のスイッチ素子Q1を接続し、2次巻線N2に整流回路2と、出力電圧を検出して制御回路4へフィードバックする出力電圧制御回路3とを設ける。制御回路4には、出力電圧制御回路3からのフィードバック信号に基づいてオン状態のQ1をターンオフさせるオン期間制御回路6と、同じフィードバック信号に基づいてQ1のターンオンを遅延させてそのオフ期間を制御するオフ期間制御回路5とを設ける。

【選択図】 図1

## 出願人履歴

0 0 0 0 0 6 2 3 1

19900828

新規登録

京都府長岡京市天神二丁目 2 6 番 1 0 号

株式会社村田製作所

0 0 0 0 0 6 2 3 1

20041012

住所変更

京都府長岡京市東神足 1 丁目 1 0 番 1 号

株式会社村田製作所